PATENT ABSTRACTS OF JAPAN

(11)Publication number:

04-096585

(43) Date of publication of application: 27.03.1992

(51)Int.CI.

H04N 5/335 H04N 5/225

(21)Application number : **02-214098**

(71)Applicant: BROTHER IND LTD

(22)Date of filing:

13.08.1990

(72)Inventor: ISHIKAWA YUJIRO

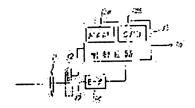
(54) PICTURE INPUT DEVICE

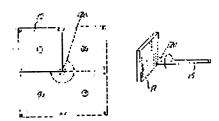
(57) Abstract:

PURPOSE: To obtain a finished picture with high resolution by turning a solid- state image pickup element so as to divide picture input information for one pattern into plural sets of information, picking up each split picture input information to the entire face of the solid-state image pickup element and synthesizing the split picture signals onto an original pattern

picture.

CONSTITUTION: One-forth of one pattern is inputted to a CCD 12 at a position shown in caption (1), then the CCD 12 is turned by 90° at a position shown in caption (2) and a succeeding 1/4 pattern is inputted. Similarly a 1/4 pattern each is inputted at a position shown in captions (3), (4). That is, one pattern is divided to 1/4 each and in total four 1/4 patterns are inputted. Split data of the four 1/4 patterns are stored in a RAM 13a through the read by four times. The four patterns are turned properly under the control of a CPU 13b to synthesize one magnified pattern. Thus, a pattern with high resolution at a multiple of four in comparison with the resolution of a conventional system is obtained.





LEGAL STATUS

[Date of request for examination]

[Date of sending the examiner's decision of rejection]

[Kind of final disposal of application other than the examiner's decision of rejection or application converted registration]

[Date of final disposal for application]

[Patent number]

[Date of registration]

[Number of appeal against examiner's decision of rejection]

[Date of extinction of right]

Copyright (C); 1998,2003 Japan Patent Office

⑩日本国特許庁(JP)

⑩特許出願公開

@ 公 開 特 許 公 報(A)

平4-96585

®Int. Cl. ⁵

識別記号

@公開 平成4年(1992)3月27日

H 04 N 5/335

V D 8838-5 C 8942-5 C

審査調求 未請求 請求項の数 2 (全6買)

会発明の名称 画像入力装置

②特 顧 平2-214098

❷出 願 平2(1996)8月13日

@発明者 石川 雄二郎

愛知県名古屋市瑞穂区堀田通9丁目35番地 ブラザー工業

株式会社内

の出 顋 人 ブラザー工業株式会社

愛知県名古慶市瑞憩区苗代町15番1号

@代 瓊 人 弁理士 石川 泰男 外1名

明 細 #

1. 琵眼の名称

曹级入力较量

2. 特許減水の範囲

1. 光学系を介して画像入力销報を固体損俗 業子上に結盘して光端嵌接も、光端変換後の画像 信号を掛力する画像入力製罐において、

総構の絵楽のピッチが等しく配列された脚鉄道 保器子と、

この関体機能変子の隔部を回転中心として回転 する圏転手段と、

前記園体級像潔子から出力する画像信号を格的 するメモリと、

前記回磁手段を所定角度で複数回回難して制能順便人力情報を拡散に分割して属体促展素子上に特像せしめ、前記屈体摄像泉子から出力する全での分割函数信号を前能メモリに格納した後、完成個数に合成する制御部と、

を具備したことを特敵とする画像入力級額。

2. 附記図体接像案子は正方形をなし、 別記 複数回の回動は 9 0 度ずつ 3 回の回動であり、 前 記分割画像入力情報は 4 枚であることを特徴とす る請求項 1 記載の画像入力数数。

3. 発明の詳細な説明

(産業上の利用分野)

本発明は、副縁入力製造に係り、特に従来の駆体機能な子をそのまま用いて高解像度を実現する 画像入力装履の数度に関する。

〔能衆の技術〕

世来の面像人力設置の保理を持ち図によって。 明する。即ち、提展者子(以下、CCDと記したの 52の前方に配置されたレンズ5」を透過したの 像人力対象(図示せず)の様がCCD52上に結 像される。この結像光学機能は、CCD52上に結 り光電変換され、電気信号として制御回路532に 取り込まれ、必要な処理の後、インタフェース 1F线由で外線に送出される。この送出電気信号

_ 2 -

特別平 4-96585(2)

がパソコン、メインフレーム等で受信され、パソコン等で入力面像となっていた。

ところで、CCD52の結結素数は、CCD52の結結素数は、CCD52の活性である。従ってD52の方程度である。従ってのD52は方向の表面では方向のまででは方のまででは方のまででは方のまででは方のまででは方のでは方のではないでは、にてD52を移動させるにはかけることにでいるののではできるというではできません。ここのを表の配面では、CCD52のを表の配面によってCD52のを表の配面によってD52のを表しませばらいる。

かかる C C D 5 2 の 1 / 2 ピッチ 移断 は、・ 第 5 図に示す 財馬セラミック ス 等からなる 圧 職券 子 5 4 の 伸 射 を、 伝 連 パー 5 5 に より C C D 5 2 へ 伝 えることに より 行っていた。

(発明が解決しようとする群範)

しかしながら、CCD52の絵楽ピッチは、

- 3 -

信号を格納するメモリと、前記回転手壁を訴定角度で複数回回数して前記画像入力情報を複数に分割して固体数像数子上に結像せしめ、前記固体级像数子から出力する全ての分割画像信号を前記メモリに格納した後、完成画像に合成する新物部と、を具備した。

(作用)

以下、本発明を具体化した一実施例を図面を登 照して説明する。 10~20 mmと短い。一方、前記医型属于54 等は周路出皮で寸法が神箱変化する。そのため、 前記想い検案ピッチを正確に寸虚制翻することは 困難であり、現実に高解像皮圏像を得るは難しい。 また、全として機械的機成の困難さに起因して、 全起五方向(微方向)と創造整方向(緩方向)の 両方向を1/2ドずつ移動し、4倍の解像度を得ることはできなかった。

そこで、本発明は上述の問題点を解決するため になされたものであり、簡単な構成により高解数 住を実現した顔像入力装置を提供することを目的

(集題を解決するための手取)

この目的を造成するために本発明の画像入力策酷は、光学系を介して軽乗入力情報を固体を概念子上に結改して光報変換し、光報変換後の函数は号を出力する画像入力装置において、総数の役割のピッチが等しく配列された固体と数となって回転で回転を設と、前記固体扱金数子から出力する画象

- 4 -

第1図に本発明の個像人力装置の実施例を示す。 第1図に不すように、図示してCD12上に結構 の設は、レンズ11を透過してCCD12上にきれて、CCD12の結構を設立してECD12にきれて でいて、CCD12の結構を設力する。 でいて、CCD12の結構を設力する。 ではまれて制御回路13に入するの間はおれて制御回路13に入するののでははない。 RAM13aに格納されたより構成をされて示して RAM13aに格納されたより構成をおれて示して の変をいまるCPU13bのにより構成をおれて示して が格子状に配列されている。CCD12のかって が格子状に配列されている。CCD12のかって が格子状に配列されている。CCD12のかって が格子状に配列されている。CCD12のかって が格子状に配列されている。CCD12のかって が格子状に配列されている。CCD12のかって が格子状に配列されている。CCD12のかって が格子状に配列されている。CCD12のかって が格子状に配列されている。CCD12のから に、正方形ABCOをれている。CCD12のから に、正方形ABCOをれている。CCD12のかって が格子状に配列されている。CCD12のから が格子状に配列されている。CCD12のから に、正方形と配列されている。CCD12のから に、正方形と配列されている。CCD12のから が格子状に配列されている。CCD12のから が格子状に配列されている。CCD12のから が格子状に配列されている。CCD12のから が格子状に配列されている。CCD12のが が格子状に配列されている。CCD11の が格子状に配面に がたるのに がたるのに をあるのに をあるの をあるのに をあるのに をあるの をあるのに をあるのに をあるのに をあるのに をあるのに をあるのに を

次に動作を説明する。

第2 図に示すように、符号のの也置で一面面の 1 / 4 が C C D J 2 に入力し、 ないで符号のの位 置で C C D I 2 は 9 0 度間転して次の 1 / 4 面面

- 6 -

砕崩平 4-96585(3)

更に90 成回転して1/4 四面が入力し、、 関に C C D 1 2 は90 茂回転して 符号 Φ の 立 展 で 1 / 4 面面が入力する。 関も、一面面が 1 / 4 ずっに分割され、合計 4 枚の1 / 4 画面が入力する。 次に、 質 麼に「食 屋」を 整 影しつっぱ 明 する。 次に、 質 底 (A) 、 (B) 、 (C) を を 別しつっぱ 明 する。 で に 、 (A) 図は、 健来の1 枚の C C D 1 2 に 家 戻 全 体 が 銀 像 される 岩 合 を 示 し、 (C) 図 は 、 本 発明によって C C D 1 2 の 4 枚 分に 変 屋 を 拡 大 金 像 した 場 合を 示 す。 な ち、 第 2 函の 符号 ① ~ ④

が入力する。次に、符号②の位置でCCD12は

び4回(8)に示すように、先ず、符号①の回動位置で収益の回復在端部20にあがCCD12に経験され、CCD12にから出力する第1分割データ(第1面配信号)が制命回路13のRAM13aに記憶される。次にで、CCD12を90を度回転した符号②の位置で、窓路の右端部20b

がCCD12に破像され、第2分割データが

におけるCCD12の四転位駅と、第4四(B)

における符号の~④とは対応関係にある。

- 7 -

なむ、CCD12を回転駆動するには、例えば VTRのヘッド等の回転割類に用いている手段に より、必要謝度を得ることができる。

(発明の発果)

以上前途したことから明らなように、本勢明によれば、例えば、一個面を4等分して1/4個面俗にCCDを回転して4回提像し、4枚の画面を合成して1枚の函面にしているので、4倍の高解象度の幽脳を得ることができる。

4、 医硬の酵単な説明

| 新 1 | 図は本発明の実施例のブロック図、 | | 第 2 図は本発明の図酒を説明する図、

筆3 図は上記実施例の要部斜視図、

第4 図(A)、(B)、(C)は従来の緩像状況と、上記窓施例の家庭の分解調節と、上記実施例の名分解調節と、上記実施

第5回は従来の画像入力装置のプロック閣、

第 6 図は従来の高解像成婚像の鼠産を示す図である。

RAM138に記憶される。 質に、 CCD112を9の度回転した符号②で示す位置で、 家屋の右側面20cかCCD121に機度され、 第3分割データがRAM13aに記憶される。 夏に、 CCD12を9の度回転した符号ので示す位置で、 家屋の左側面204がCCD124に優複され、第4分割データがRAM13aには第4台図(B)に示した4枚の1/4回面の分割データが記憶される。

財紀 4 校の画面を C P U 1 3 b の関値により配 4 図 (C) に示すように、 各面面を それぞれ適宜 回転して 1 枚の拡大画面に合成する。この第 4 図 (C) の鍛絵 景敬は、 例えば、 4 0 万絵素の C C D 1 2 の場合、 4 0 万絵素× 4 = 1 8 0 万絵素となり、 健米に比べ 4 常の 萬軽 依 既の 面面を 協ることができる。

この第4図(C)に示した高解設度状態でインタフェースIPから出力し、例えばパソコン等に シャオス

– 8 –

11. … レンズ

12…CCD (撥錄素子)

13…约即回路

I ja…RAM (メモリ)

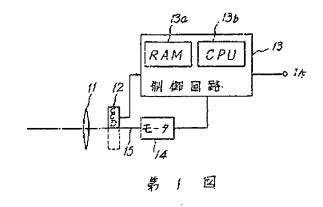
13b…CPU (制御部)

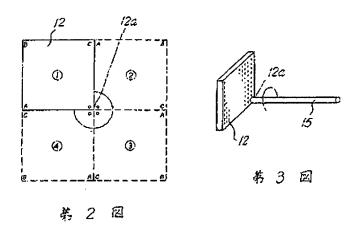
1 4 ... モータ

出願入代理人 石 川 淼 男

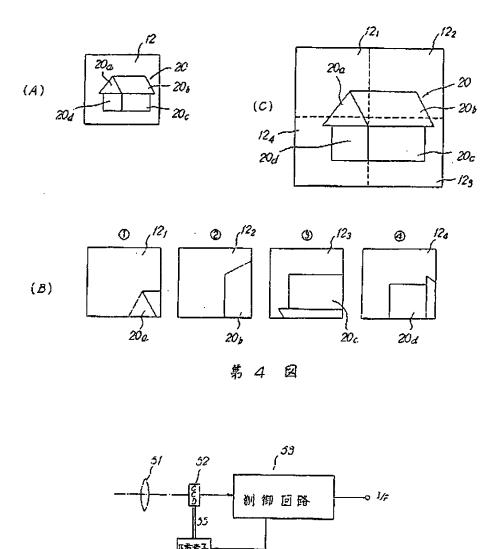
- 10 -

特開平 4-96585(4)





特開平 4-96585(5)



帯 5

特別平 4~96585(6)

